



---

Manuel Prieto Matías es Catedrático de Universidad en el Departamento de Arquitectura de Computadores y Automática. Obtuvo su grado de doctor en la Universidad Complutense de Madrid (UCM) el año 2000, con una tesis sobre paralelización y optimización de métodos numéricos en multiprocesadores y clusters codirigida por los profesores Francisco Tirado Fernández e Ignacio Martín Llorente.

Ha desarrollado su actividad investigadora en el grupo ArTeCS de la Universidad Complutense de Madrid, siendo actualmente uno de sus codirectores. Ha participado en más de 20 proyectos de investigación y transferencia financiados por el la Comunidad de Madrid, el gobierno de España, la Unión Europea y varias empresas nacionales e internacionales, siendo investigador principal en tres Proyectos Competitivos del Plan Estatal de I+D (convocatorias TIN 2012, TIN2015 y RTI2018).

Su investigación se ha centrado en la explotación y diseño de sistemas de alto rendimiento, el software de sistema para arquitecturas multicore y en la generación y optimización de código. Entre sus aportaciones más citadas durante los últimos 10 años destacan sus trabajos sobre el diseño y la implementación de nuevas estrategias de planificación y de gestión de recursos en procesadores multicore y sobre extracción y explotación de paralelismo SIMD.

Ha codirigido 14 tesis doctorales y es co-autor de más de un centenar de trabajos en revistas y congresos internacionales con proceso de revisión, con mas de 50 trabajos en revistas indexadas en el JCR.

Durante 8 años, entre el 2010 y el 2018 fue el Vicedecano de Relaciones Externas e Investigación de la Facultad de Informática de la UCM.